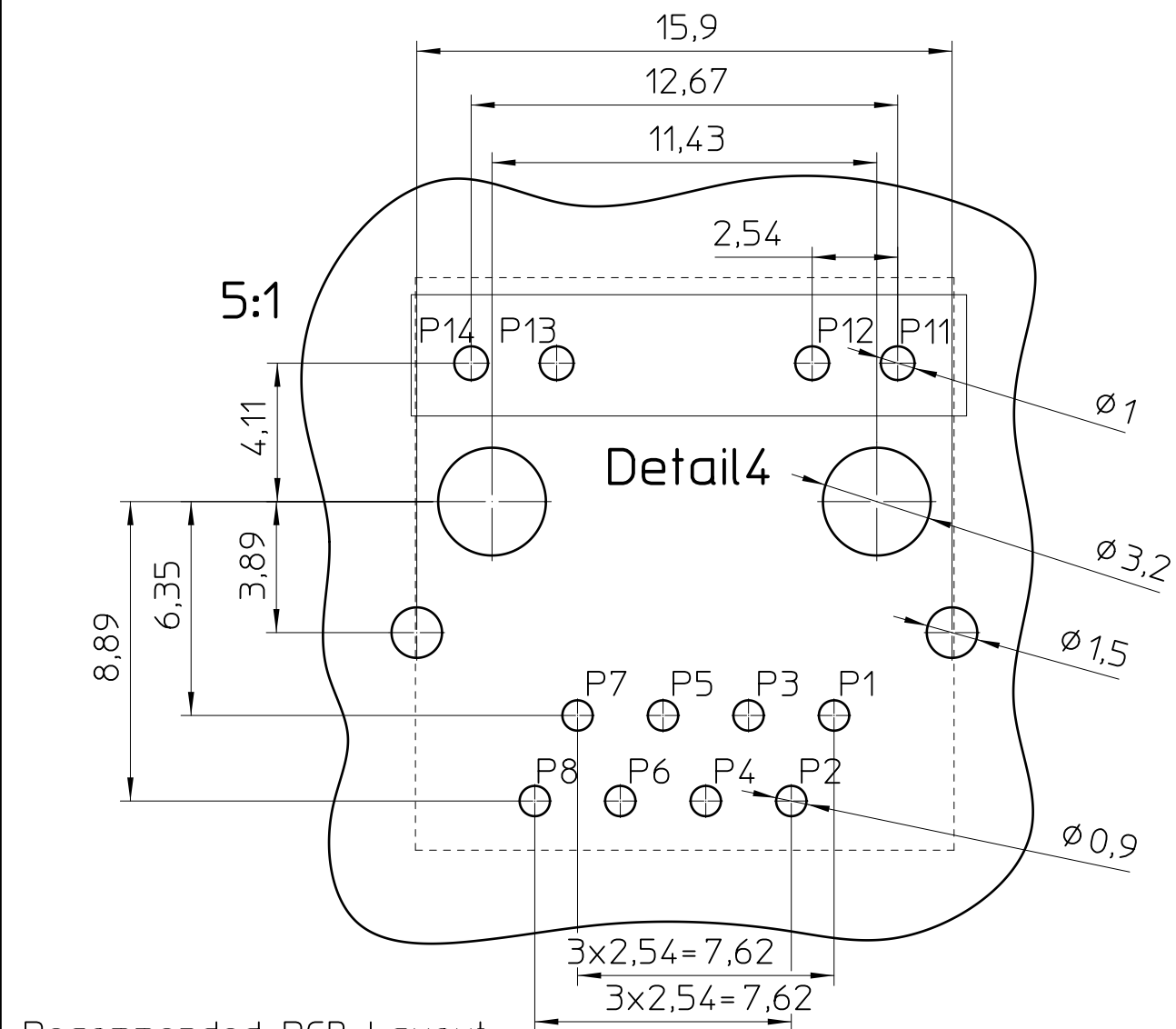
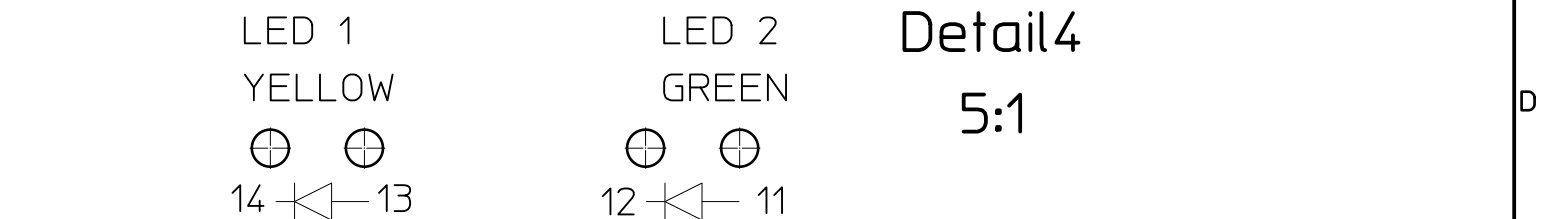


Weitergabe sowie Vervielfältigung dieses Dokuments, Verwertung und Mitteilung seines Inhalts, sind verboten, soweit nicht ausdrücklich gestattet. Zuwiderhandlungen verpflichten zu Schadenersatz. Alle Rechte für den Fall der Patent-, Gebrauchsmuster- oder Designeintragung vorbehalten.

PCB drill hole dimensions (see from component side)



PCB thickness: 1,6mm



*Forward DC current: 20 mA

General Tolerances	 DIN A3	document-no. / ri 01760929 / 01	article-no. 1663973	scale 2:1	- Simplified representation - Document excluded from change process - Linear dimensions [mm]
1 Decimal Place ±0,25	 PHOENIX CONTACT	date 12.12.2024	document-type TECDOC 2D_Productfamily		
2 Decimal Places ±0,20		description CUC-IC3M-J1ST-S/R4R-L1			
3 Decimal Places ±0,15	page 1	of 2			



page 1	of 2
--------	------

document-no. / ri	article-no.
01760929 / 01	1663973

date	document-type
12.12.2024	TECDOC 2D_Productfamily

description

CUC-IC3M-J1ST-S/R4R-L1

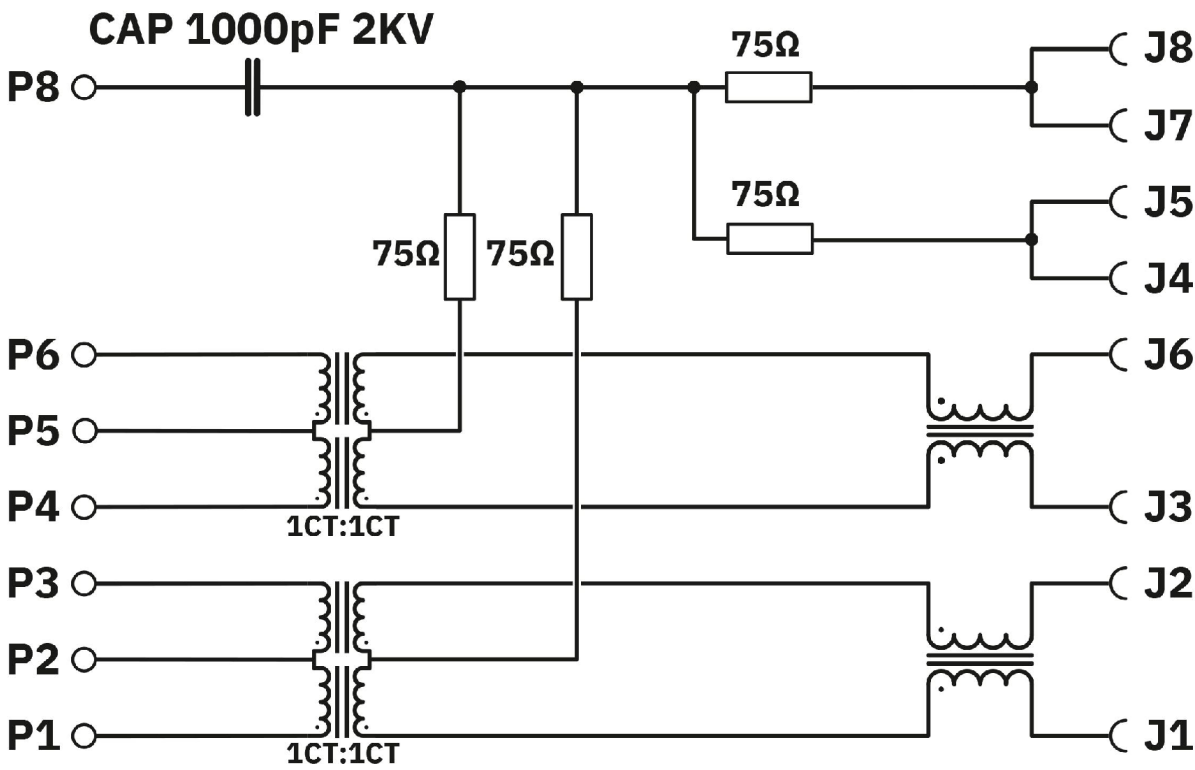
scale	- Simplified representation
2:1	- Document excluded from change process
	- Linear dimensions [mm]

Transfer or duplication of this document as well as the utilisation or communication of its content are not permitted unless express consent is granted. Violations give rise to claims for damages. All rights reserved in case of patent, utility model or design patent registrations. Tolerance specifications do not include clearances inherent in the design.

Weitergabe sowie Vervielfältigung dieses Dokuments, Verwertung und Mitteilung seines Inhalts sind verboten, soweit nicht ausdrücklich gestattet. Zuwiderhandlungen verpflichten zu Schadenersatz. Alle Rechte für den Fall der Patent-, Gebrauchsmuster- oder Designeintragung vorbehalten. Bauartbedingtes Spiel ist in den Toleranzangaben nicht berücksichtigt.

PCB SIDE

JACK SIDE



ELECTRONICAL SPECIFICATIONS

1. ACCORDING TO IEEE 802.3
2. TURN RATIO @100KHz: (P1~P3):(J1~J2) = 1:1±5%
(P4~P6):(J3~J6) = 1:1±5%
3. PRIMARY INDUCTANCE: 350μH MIN @100KHz
0,1V 8mA DC BIAS
4. DC RESISTANCE: 1,2 OHMS MAX
5. INSERTION LOSS: 1-100MHz -1,2dB MAX
6. RETURN LOSS: 1-30MHz -16dB MIN
30-60MHz -12dB MIN
60-80MHz -10dB MIN
7. CROSS TALK: 1-100MHz -30dB MIN
8. COMMON TO COMMON MODE ATTENUATION: 1-100MHz -30dB MIN
9. ISOLATION: PHY SIDE TO LINE SIDE: 1500VAC or 2250VDC

 DIN A3		document-no. / ri 01760929 / 01	article-no. 1663973	scale 2:1	- Simplified representation - Document excluded from change process - Linear dimensions [mm]
		date 12.12.2024	document-type TECDOC 2D_Productfamily		
page 2 of 2		description CUC-IC3M-J1ST-S/R4R-L1			

- EN ISO 291 23/50